

Министерство науки и высшего образования РФ
Федеральное государственное автономное образовательное учреждение
высшего образования
«СИБИРСКИЙ ФЕДЕРАЛЬНЫЙ УНИВЕРСИТЕТ»
РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)

Б1.В.ДВ.06.02 Моделирование цифровых устройств

наименование дисциплины (модуля) в соответствии с учебным планом

Направление подготовки / специальность

27.03.04 УПРАВЛЕНИЕ В ТЕХНИЧЕСКИХ СИСТЕМАХ

Направленность (профиль)

27.03.04 УПРАВЛЕНИЕ В ТЕХНИЧЕСКИХ СИСТЕМАХ

Форма обучения

очная

Год набора

2019

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)

Программу составили _____

_____ докт.техн.наук, профессор, Ченцлов С.В.

_____ должность, инициалы, фамилия

1 Цели и задачи изучения дисциплины

1.1 Цель преподавания дисциплины

Цель изучения дисциплины «Моделирование цифровых устройств» является ознакомление студентов с методами и принципами проектирования и разработки цифровых устройств на базе микроконтроллеров и перепрограммируемых логических интегральных схем типа FPGA. В рамках освоения дисциплины студент получает навыки практического применения программных средств разработки цифровых устройств на базе микроконтроллеров и FPGA, осваивает способы решения практических инженерных задач при разработке цифровых модулей систем управления и регулирования.

1.2 Задачи изучения дисциплины

Основными задачами изучения дисциплины является формирование компетенций, знаний и умений в области проектирования и разработки цифровых устройств и элементов систем управления. Изучение дисциплины способствует развитию у студентов теоретических знаний и практических навыков, позволяющих выпускникам понимать и применять фундаментальные и передовые знания и научные принципы, лежащие в основе методов проектирования и разработки цифровых устройств и систем автоматизации на базе микроконтроллеров и FPGA с использованием языков программирования низкого (ассемблер микроконтроллера) и высокого уровня (языки программирования C/C++), а также с использованием языков описания аппаратуры (языки VHDL и Verilog HDL).

По окончании изучения дисциплины студент должен быть готов решать следующие профессиональные задачи:

- выполнять анализ научно-технической информации, отечественного и зарубежного опыта, связанного с проектированием и разработкой цифровых систем на базе микроконтроллеров и FPGA;

- проводить вычислительные эксперименты с использованием стандартных программных средств с целью получения математических моделей цифровых систем;

- собирать и анализировать исходные данные для расчёта и проектирования цифровых систем на базе микроконтроллеров и FPGA;

- проектировать цифровые системы управления на основе микроконтроллеров программируемых логических интегральных схем типа FPGA;

- использовать основные конструкции языков программирования низкого (ассемблер микроконтроллера), высокого уровня (языки программирования C/C++), языков описания аппаратуры (языки VHDL и Verilog HDL) применительно к решению задач проектирования цифровых устройств и систем;

- готовить данные и составлять рефераты, отчеты, участвовать во внедрении результатов исследований и разработок цифровых систем автоматизации.

1.3 Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с планируемыми результатами освоения образовательной программы

Код и наименование индикатора достижения компетенции	Запланированные результаты обучения по дисциплине
ПК-2: способностью проводить вычислительные эксперименты с использованием стандартных программных средств с целью получения математических моделей процессов и объектов автоматизации и управления	
ПК-2: способностью проводить вычислительные эксперименты с использованием стандартных программных средств с целью получения математических моделей процессов и объектов автоматизации и управления	стандартные программы уметь проводить вычислительные эксперименты с использованием стандартных программ навыками работы со стандартными программами
ПК-5: способностью осуществлять сбор и анализ исходных данных для расчета и проектирования систем и средств автоматизации и управления	
ПК-5: способностью осуществлять сбор и анализ исходных данных для расчета и проектирования систем и средств автоматизации и управления	основные принципы функционирования программного обеспечения автоматизированных систем управления устанавливать и настраивать программное обеспечение автоматизированных систем опытом применения CASE-средств разработки программного обеспечения систем автоматизации
ПК-6: способностью производить расчеты и проектирование отдельных блоков и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием	
ПК-6: способностью производить расчеты и проектирование отдельных блоков и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием	методику схемотехнических расчетов и анализа систем автоматического управления применять методику схемотехнических расчетов и анализа систем автоматического управления навыками применения САПР для анализа средств и систем управления

1.4 Особенности реализации дисциплины

Язык реализации дисциплины: Русский.

Дисциплина (модуль) реализуется без применения ЭО и ДОТ.

2. Объем дисциплины (модуля)

Вид учебной работы	Всего, зачетных единиц (акад.час)	Сем естр	
		1	2
Контактная работа с преподавателем:	4 (144)		
занятия лекционного типа	1 (36)		
лабораторные работы	3 (108)		
Самостоятельная работа обучающихся:	4 (144)		
курсовое проектирование (КП)	Нет		
курсовая работа (КР)	Да		
Промежуточная аттестация (Зачёт) (Экзамен)	1 (36)		

3 Содержание дисциплины (модуля)

3.1 Разделы дисциплины и виды занятий (тематический план занятий)

№ п/п		Модули, темы (разделы) дисциплины		Контактная работа, ак. час.							
				Занятия лекционного типа		Занятия семинарского типа				Самостоятельная работа, ак. час.	
						Семинары и/или Практические занятия		Лабораторные работы и/или Практикумы			
				Всего	В том числе в ЭИОС	Всего	В том числе в ЭИОС	Всего	В том числе в ЭИОС	Всего	В том числе в ЭИОС
1. Системы счисления, булева алгебра											
		1. Системы счисления, булева алгебра		2							
		2. Основы языка VHDL						4			
		3.								8	
2. Теория конечных автоматов											
		1. Теория конечных автоматов		2							
		2. Описание счетчиков						8			
		3.								8	
3. Микросхемы, их классификация и основные параметры. Логические вентили											
		1. Микросхемы, их классификация и основные параметры. Логические вентили		2							
		2. Описание шифраторов и мультиплексоров различных типов						4			
		3.								8	
4. Шифраторы, дешифраторы. Мультиплексоры, демультиплексоры											

1. Шифраторы, дешифраторы. Мультиплексоры, демультимплексоры	2							
2. Описание нерегулярных логических схем					8			
3.							8	
5. Триггеры								
1. Триггеры	2							
2. Описание регулярных логических схем					8			
3.							8	
6. Счетчики, сумматоры								
1. Счетчики, сумматоры	2							
2. Тестирование в среде ModelSim					4			
3.							8	
7. Регистры								
1. Регистры	2							
2. Тестирование в среде ModelSim					4			
3.							8	
8. Преобразователи кодов, средства контроля четности								
1. Преобразователи кодов, средства контроля четности	2							
2. Описание конечных автоматов Мили и Мура					8			
3.							8	
9. Запоминающие устройства, классификация, основные характеристики								
1. Запоминающие устройства, классификация, основные характеристики	2							
2. Описание цифровых триггеров					6			
3.							8	
10. Архитектура вычислительных систем								
1. Архитектура вычислительных систем	2							

2. Изучение системы команд микроконтроллера: работа с портом В					4			
3.							8	
11. Синхронизация в цифровых системах, конвейерная архитектура								
1. Синхронизация в цифровых системах, конвейерная архитектура	2							
2. Передача данных: работа с портом А					4			
3.							8	
12. Архитектура и принципы организации ПЛИС, СнК								
1. Архитектура и принципы организации ПЛИС, СнК	2							
2. Константы и арифметические операции: сложение чисел					4			
3.							8	
13. Архитектура и принципы организации БМК, ПАИС								
1. Архитектура и принципы организации БМК, ПАИС	2							
2. Организация циклов: умножение чисел					4			
3.							8	
14. Жизненный цикл цифрового устройства. Цикл проектирования устройств на базе ПЛИС								
1. Жизненный цикл цифрового устройства. Цикл проектирования устройств на базе ПЛИС	2							
2. Организация переходов и ветвлений: деление чисел					4			
3.							8	
15. Интерфейсы цифровых устройств: интерфейс RS-232								
1. Интерфейсы цифровых устройств: интерфейс RS-232	2							
2. Организация подпрограмм					6			
3.							8	
16. Интерфейсы цифровых устройств: интерфейсы IEEE-488 и 1-wire								

1. Интерфейсы цифровых устройств: интерфейсы IEEE-488 и 1-wire	2							
2. Организация переходов и ветвлений: «Бегущие огни»					6			
3. Организация переходов и ветвлений: «Кодовый замок»					6			
4.							8	
17. Интерфейсы цифровых устройств: интерфейсы I2C и SPI								
1. Интерфейсы цифровых устройств: интерфейсы I2C и SPI	2							
2. Работа с временными задержками: «Светодиодная линейка»					8			
3.							8	
18. Интерфейсы цифровых устройств: интерфейс USB								
1. Интерфейсы цифровых устройств: интерфейс USB	2							
2. Работа с устройствами ввода-вывода: «Калькулятор»					8			
3.							8	
19. Экзамен								
1.								
Всего	36				108		144	

4 Учебно-методическое обеспечение дисциплины

4.1 Печатные и электронные издания:

1. Смирнов Ю. А., Соколов С. В., Титов Е. В. Основы микроэлектроники и микропроцессорной техники: учебное пособие(Санкт-Петербург: Лань).
2. Лапин А. А. Интерфейсы. Выбор и реализация(Москва: Техносфера).
3. Бабак В. П. VHDL: Справочное пособие по основам языка(Москва: ДМК Пресс).
4. Гурова Л. М., Зайцева Е. В. Математическая логика и теория алгоритмов: учебное пособие для вузов по направлениям 552800, 654600 "Информатика и вычислительная техника", специальности 220200 "Автоматизированные системы обработки информации и управления"(Москва: Московский горный университет [МГГУ]).
5. Кестер У., Власенко А. А. Проектирование систем цифровой и смешанной обработки сигналов(Москва: Техносфера).
6. Бабич Н. П., Жуков И. А. Основы цифровой схемотехники: учебное пособие [для студентов инженерно технических специальностей высших учебных заведений](Москва: ДМК Пресс).
7. Максфилд К. Проектирование на ПЛИС. Курс молодого бойца: учебное пособие(Москва: ДМК Пресс).
8. Хаггарт Р. Дискретная математика для программистов: Допущено УМО вузов РФ по образованию в области прикладной математики в качестве учебного пособия для студентов высших учебных заведений, обучающихся по направлению подготовки "Прикладная математика"(Москва: Техносфера).
9. Дрозд О. В., Капулин Д. В. Проектирование цифровых устройств: методические указания по выполнению лабораторных работ [для бакалавров напр. подготовки 27.03.04 «Управление в технических системах» и 27.04.04 «Управление в технических системах», образовательных программ 15.03.04 «Автоматизация технологических процессов и производств» и 27.03.04 «Управление в технических системах»](Красноярск: СФУ).

4.2 Лицензионное и свободно распространяемое программное обеспечение, в том числе отечественного производства (программное обеспечение, на которое университет имеет лицензию, а также свободно распространяемое программное обеспечение):

1. Xilinx ISE Design Suite
2. Adobe Acrobat Reader
3. Microsoft Office (MS Word, MS Excel, MS PowerPoint)

4.3 Интернет-ресурсы, включая профессиональные базы данных и информационные справочные системы:

1. официальный web-сайт СФУ. – Режим доступа: <http://www.sfu-kras.ru>

2. электронная библиотечная система СФУ.- Режим доступа: <http://bik.sfu-kras.ru>
3. система электронного обучения СФУ. – Режим доступа: <http://e.sfu-kras.ru>.

5 Фонд оценочных средств

Оценочные средства находятся в приложении к рабочим программам дисциплин.

6 Материально-техническая база, необходимая для осуществления образовательного процесса по дисциплине (модулю)

Для осуществления образовательного процесса по дисциплине используются специальные помещения из аудиторного фонда ИКИТ СФУ, представляющие собой учебные аудитории для проведения занятий лекционного и семинарского типов, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, а также помещения для самостоятельной работы. Специальные помещения должны быть укомплектованы вычислительной техникой с установленным набором необходимого технического и программного обеспечения и возможностью выхода в локальную сеть СФУ и сеть «Интернет». Лекционные занятия должны проводиться в специальных помещениях, оборудованных системами прямой/обратной проекции для доведения учебной информации большой аудитории. Помещения для самостоятельной работы обучающихся должны быть оснащены вычислительной техникой с возможностью подключения к локальной сети СФУ и сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду СФУ.